

PIERRE-YVES THOULON

DIRECTEUR RECHERCHE-DÉVELOPPEMENT

GESTION DES PERSONNES

17 ans de management en environnement international

- Gestion d'équipes internationales et multiculturelles, comptant jusqu'à 100 ingénieurs.
- Forte expérience en recrutement, accompagnement, développement et évaluation des ingénieurs.
- Deux ans passés aux Etats-Unis pour Hewlett-Packard.
- Gestion de budgets de R&D jusqu'à 10M€.

GESTION DES TECHNOLOGIES

25 ans en R&D dans le domaine hi-tech

- Gestion des principales technologies utilisées dans le monde hi-tech : électronique, logiciel applicatif ou embarqué, ASIC, en tant que développeur, architecte et manager.
- Electronique : conception de cartes, systèmes à micro-processeurs, interfaces réseaux, interfaces cartes à puces, plasturgie associée.
- Logiciel : C, C++, C#, Java, Win32, environnements .NET et Linux
- ASIC : Création et gestion d'une équipe de 13 ingénieurs, réalisation d'un contrôleur de mémoire et d'entrées/sorties pour le processeur HP/Intel Itanium, dans le contexte PC.
- Gestion des lignes de produits associées en liaison avec le Marketing produit.

GESTION DES ORGANISATIONS

Expérience multiculturelle en grands groupes et PME

- Membre du comité de direction d'Arkoon
- Gestion d'équipes réparties sur plusieurs continents (6 sites chez Gemplus : Allemagne, Canada, Californie, France, Suède, Texas)
- Maintien de l'expertise et de la motivation des équipes dans

EXPERIENCE PROFESSIONNELLE

Aardvark Management

R&D Management consulting

2009- Fondateur

Arkoon Network Security

Editeur de logiciel de sécurité informatique (données et réseau)

2006-2009 Directeur R&D – Membre du comité de direction

Gemplus/Gemalto

Fabricant de cartes à puces ; logiciels et services associés

2005-2006 Directeur de programme, département Finance

2002-2004 Directeur de la R&D « Logiciel » et du centre de support, Business Unit Financial Services and Security

2000-2001 Directeur de la R&D « Lecteurs de cartes »

Hewlett-Packard

Constructeur informatique

1995-2000 Directeur R&D, Division PC

1992-1995 Chef de projet R&D, Division réseau

1990-1992 Architecte hardware, Division réseau

1988-1990 Ingénieur hardware, Division réseau (Californie)

1984-1988 Ingénieur hardware, Division réseau

des phases difficiles de compression de personnel (passage de 100 à 50 personnes un même département chez Gemplus)

- Intégration d'équipes dans des contextes de fusion-acquisition
- Gestion de projets partiellement ou totalement sous-traités (sous-traitance locale ou offshore)
- Connaissance des mécanismes globaux de l'entreprise (2 ans aux Finances chez Gemplus)

GESTION DES PARTENARIATS

Acquisition de technologies, gestion des relations clients/fournisseurs

- Contact principal avec Microsoft pour la division Ordinateurs de bureau d'HP (CA 5 milliards USD)
- Gestion de projets d'acquisition de technologies (software OEM, hardware IP,...)
- Support direct à la force de vente, en avant- et après-vente
- Gestion d'un centre de service après-vente chez Gemplus
- Gestion directe de la relation client dans les cas épineux
- Participation à des projets européens

GESTION DES PROCESSUS

Cycle de vie des produits, mise en place de processus standards

- Expertise en diagnostic de processus de développement et accompagnement d'équipes en restructuration
- Conduite de projets de révision des processus de génération de produits et de certification de processus de développement (CMMI, ISO-9001)
- Expérience en tant que « black belt » Lean 6 Sigma
- Introduction de la méthode agile « Scrum » chez Arkoon, menant à une qualité accrue, à une meilleure lisibilité du processus de développement, une meilleure compréhension de la contribution de chacun, un raccourcissement des délais de développement et une augmentation de la motivation des équipes
- Construction de dossiers d'aide à l'innovation OSEO

FORMATION

1983	Ecole Centrale de Paris
1998	INSEAD, Young Managers Program
2005	Lean 6 Sigma black belt

LANGUES

Anglais	Bilingue
Allemand	Notions
Espagnol	Notions

BREVETS

1987	Procédé et dispositif de multiplexage de signaux binaires
1988	Procédé et appareil de codage et de décodage d'informations binaires
1994	Circuit de test de mémoire
1994	Procédé et circuit d'identification de la fréquence nominale d'un signal logique
1994	Procédé et dispositif de compression/décompression d'informations transmises sur une ligne série multiplexée
1998	Dispositif de commande de mémoire avec retard d'impulsion programmable
1998	Passerelle de PCI-bus à grande distance
1998	Commande de mémoire en mode de faible consommation
2000	System for delaying propagation of wake-up signal to processor through the sleep control means until the memory is awakened

MOTS-CLÉS

Sécurité des réseaux, réseaux haute vitesse, cartes à puce, ASIC, circuit intégré, VHDL, système à microprocesseur, processus de génération de produits, cycle de vie des produits, développement agile, scrum, ISO-9001, CMMI, Lean 6 Sigma, gestion du changement, gestion de lignes de produits, logiciel embarqué, gestion de configuration, ingénierie logicielle, innovation, gestion de projet